19 日本国特許庁(JP)

⑪特許出願公開

# ⑫ 公 開 特 許 公 報 (A)

昭60 - 150657

⑤Int Cl.⁴

識別記号

庁内整理番号

❸公開 昭和60年(1985)8月8日

H 01 L 23/48 23/28

6732-5F 7738-5F

審査請求 未請求 発明の数 1 (全 2頁)

図発明の名称

レジンモールド半導体装置

②出

②特 顧 昭59-5570

昭59(1984)1月18日

砂発 明 者  $\blacksquare$ 

横浜市戸塚区吉田町292番地 株式会社日立製作所生産技

術研究所内

勿発 井 横浜市戸塚区吉田町292番地 株式会社日立製作所生産技

術研究所内

株式会社日立製作所

東京都千代田区神田駿河台4丁目6番地

30代 理 弁理士 高橋 外1名

- - アルミニウム電極を有するレジンモールド 半導体装置において、上記アルミニウム電應 とリードフレームとを電気的に接続するため に、金線の表面にABを被覆したワイヤを用い ることにより、レジンと上記ワイヤとの界面 より侵入する水分が、前配アルミニウム電標 に到達するまでにアルミニウムイオンを飽和 **貴含むように構成したことを特徴とするレジ** ンモールド半導体装置。
- 3 発明の詳細な説明
  - (発明の利用分野)

本発明は半導体素子をレジンで覆ってなる半 導体装置に関する。

従来レジンモールド半導体装置は半導体素子 領域を有する半導体基体上にアルミニウム電標 を形成後、基体全体を外気や運気から保護する ためエポキシ樹脂などのレジンによりモールド することが行われている。第1図は従来公知の レジンモールド半導体装置の一例の断面を示す。 同図において1は半導体基体、2はアルミニウ ム電極、3はリードフレーム、4は金絵、5は レジンである。

この様を構成のレジンモールド半導体装置に おいては、レジン5が本質的に透復、吸湿性を 有すること、異種材料の組合せのため、熟的、 機械的ストレスにより異種材料間の界面剥離が 生じ易く、その界面より水分が侵入する危険性 を有すること等の欠点がある。このため侵入し た水分により、アルミニウム電極2が腐食し、 断線不良が発生し易い。

この様なレジンモールド半導体装置の欠点を 解決する方法として、アルミニウム電極2の上 に保護膜を形成する手段が一般に用いられてい る。この保護膜は例えばプラズマCVD(Chemical Vaper Deposition )で成長させたシリコン窒化膜 であり、透塵率が傷めて小さいため、下地のア

持開昭60-150657 (2)

### 〔発明の目的〕

本希明の目的は、上記した従来技術の欠点を なくし、レジンモールド半導体装置の耐湿信頼 性を改善する方法を提供するにある。

#### 〔発明の概要〕

上記従来技術の欠点をなくし、上記目的を連成するために、本発明は水分侵入の 重要な経路

であるレジンと金線との界面に着目し、金線の表面にアルミニウムを被優した細線を用いることにより、水分優入途中で水分中にアルミニウムイオンが飽和量含まれる機にして、上記アルミニウム電低に到速した水分のアルミニウム腐食を無くするようにしたものである。

#### (発明の実施例)

以下、本発明の一実施例を第3図により説明する。

半導体基体 1 上には従来技術を用いてアルミニウム電極 2 、シリコン 望化膜 6 を施し、 ボンディング部分のシリコン 望化膜を除去する。 かかる半導体素子を第 1 図の如くリードフレーム 5 上に固着した後、金線 4 の表面にアルミニウム 7 を蒸着した細線をボンディングする。その後レジンでモールドする。

本実施例に示した構成を持つレジンモールド 半導体装置においては、外部よりレジンとリードフレームとの界面に侵入した水分がレジンと アルミニウム 7 を被覆した金線との界面に到達

すると、アルミニウム 7 が密解し、水分はアルミニウムイオンを飽和量含むようになる。 従ってさらに水分がアルミニウム電極 2 に到達するときは十分な飽和状態となっているためにアルミニウム電極の腐食は生じない。

# 〔発明の効果〕

本発明によれば、レジンとポンディング細線との界面よりアルミニウム電傷へと受入する水分中にアルミニウムイオンを飽和量含ませることができるため、アルミニウム電極の腐食を助止し、レジンモールド半導体装置の耐湿信頼性を向上させることができる。

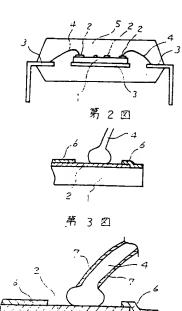
## 4 図面の簡単な説明

第1図は従来技術によるレジンモールド半導体装置の断面図、第2図は従来技術による金線ポンディング部の断面図、第3図は本発明の一実施例の細線ポンディング部の断面図である。
1 …半導体基体、 2 … アルミニウム電極、
3 … リードフレーム、 4 … 金線、5 … レジン、

6 … 侵籍雄。

7 … アルミニウム被覆。 代理人弁理士 高 橋 明 夫

第1区



BEST AVAILABLE CUTY

(54) RESIN MOLDED SEMICONDUCTOR DEVICE

(11) 60-150657 (A)

(43) 8.8.1985 (19) JP

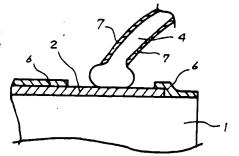
(21) Appl. No. 59-5570 (22) 18.1.1984 (71) HITACHI SEISAKUSHO K.K. (72) TOORU YOSHIDA(1)

(51) Int. Cl. H01L23/48,H01L23/28

PURPOSE: To improve reliability on the damp-proofness of a resin molded semiconductor device by using a small-gage wire in which the surface of a gold wire

is coated with aluminum.

CONSTITUTION: An aluminum electrode 2 and an silicon nitride film 6 are formed on a semiconductor base body 1, and the silicon nitride film 6 in a bonding section is removed. Such a semiconductor element is fixed on a lead frame, and a small-gage wire in which aluminum 7 is evaporated on the surface of a gold wire 4 is bonded, and molded with a resin. Consequently, when moisture intruding to the interface between the resin and the lead frame from the outside reaches to the interface between the resin and the gold wire 4 coated with aluminum 7, aluminum 7 dissolves, and moisture contains a saturated quantity of aluminum ions. Accordingly, when moisture further reaches to the aluminum electrode 2. the aluminum electrode 2 is not corroded because aluminum is brought previously to a sufficiently saturated state.



**BEST AVAILABLE COPY** 

257/7<del>53,734</del>,